

BTS SYSTEMES ELECTRONIQUES

E 6-2 : PROJET TECHNIQUE

Contrat individuel / Candidat

(cas des candidats scolarisés et autant que de candidats)

Lycée ou Centre de formation : marcel SEMBAT		Session : 2014	
Nom du projet : POLISSEUSE		Repère du projet : N° 1 - 2.	
Nom et prénom du candidat : TOVAN PASCAL		Repère candidat : <input type="checkbox"/> E7 <input type="checkbox"/> E8 <input type="checkbox"/> E9 <input type="checkbox"/> E10 <input checked="" type="checkbox"/> E11	

Travail à réaliser :		Réf. Tâches	Objet sur lequel portent les tâches à réaliser	Moyens à disposition	Critères d'évaluation <i>(résultats attendus justifiant de la réussite de l'activité)</i>	Temps estimé
Compétences évaluées :						
C1 : Adapter le schéma structurel existant						
<ul style="list-style-type: none">■ extraire de la notice technique les informations pertinentes		FA	Documentation technique Orcad capture Platine essai et de mesure Documentation technique			
<ul style="list-style-type: none">■ élaborer le nouveau schéma structurel,		FA				
<ul style="list-style-type: none">■ justifier les choix technologiques,		FA				
<ul style="list-style-type: none">■ effectuer le dimensionnement des composants passifs associés		FA				
<ul style="list-style-type: none">■ évaluer les performances obtenues et les comparer aux spécifications du cahier des charges,		FA	Appareils de mesure adaptés (oscillo, analyseur logique)	100% opérationnel	30	
<ul style="list-style-type: none">■ valider le nouveau schéma structurel associé ou non à une partie logicielle						
C2 : Adapter le logiciel à un nouveau cahier des charges						
<ul style="list-style-type: none">■ délimiter la structure logicielle à modifier,		FA	CSS/PCWH			
<ul style="list-style-type: none">■ analyser la structure logicielle commentée,						
<ul style="list-style-type: none">■ produire, en adoptant une démarche algorithmique, des éléments limités de logiciels dans un langage approprié						
<ul style="list-style-type: none">■ procéder aux modifications logicielles,		FA				
<ul style="list-style-type: none">■ tester ces modifications à l'aide des outils de développement.		FA	PICKIT2	100% opérationnel		
<ul style="list-style-type: none">■ valider ces modifications sur la maquette ou le						

BTS Systèmes électroniques

Page 1 sur 2

produit.					
▪ décrire les modifications dans les dossiers du produit.		FA	OpenOffice		30
C3 : Elaborer une nouvelle maquette					
• produire une maquette qui répond aux exigences du produit final.	FA	Orcad layout Orcad layout	Documents complets à 100%		
• produire les documents de fabrication permettant la réalisation d'une carte de câblage imprimé dans l'établissement ou chez un sous-traitant					
• Organiser les étapes de la fabrication d'une maquette.					
• Evaluer le coût de l'ensemble des actions menant à la réalisation de la maquette.					
T2 : Établir les procédures de tests sur une maquette					
• analyser la documentation d'installation de l'équipement		Platine de test			
• établir, puis préparer un plan d'action					
• préparer le matériel nécessaire notamment les éléments de connexion					
• réaliser les interconnexions nécessaires y compris la connexion à l'alimentation en énergie dans le respect des règles de sécurité définies par la législation en vigueur.					
• valider la continuité électrique des connexions entre l'équipement installé et les autres éléments du système.					
• placer les programmes qui permettront à l'équipement de fonctionner conformément aux attentes du client	FA				
• vérifier la conformité du fonctionnement.					
100% pour la partie concernée					
30					

BTS Systèmes électroniques

Page 2 sur 2